OTP test case

1. 软仿环境
2. 从上电rst开始，从XPM里面读取3Kb里面对应的数据这个过程，同时结束时，状态机进入IDLE状态。
3. 通过AXI总线发起对于XPM的读写操作。
4. 通过AXI总线发起对于Register File在burst、single以及secure、unsecure相组合的各种总线读写请求。
5. Veloce环境

（1）把XPM替换为一个类似于SRAM的RTL可综合模型，用于boot的过程。

1. 后仿环境
2. 从上电rst开始，从XPM里面读取3Kb里面对应的数据这个过程，同时结束时，状态机进入IDLE状态。
3. 通过AXI总线发起对于XPM的各进行一次读与写操作。